Ejercicios del TP1  
(tercera parte)

**10)**  Con un dibujo de un flip flop “D latch” con sus tres compuertas, analizar cada una de las siguientes dos secuencias:

I.

a) con Ck=0 el flip flop está reteniendo un cero.

b) con Ck=1 se prepara para guardar un uno.

c) con Ck=0 terminó guardando un cero.

II.

a) con Ck= 0 el flip flop está reteniendo un cero.

b) con Ck=1 se prepara para guardar un 1.

c) con Ck=0 terminó guardando un uno.

¿Qué supone que ocurrió en la primer secuencia?

**11)** Para los instantes del punto 10) dibujar los diagramas temporales de Ck, D y Q.

**12)** Explicar por qué cuando Ck = 1 el circuito se comporta como un cable entre Q y D y no retiene

**13)**  Dada la siguiente variación de Ck y D determinar en el tiempo cómo variará Q:



